# 基于MSP430的波形发生器

第三组硬件课设展示

用最经济的办法实现最全面的功能

J. 狙成员:

陈 曲 珊

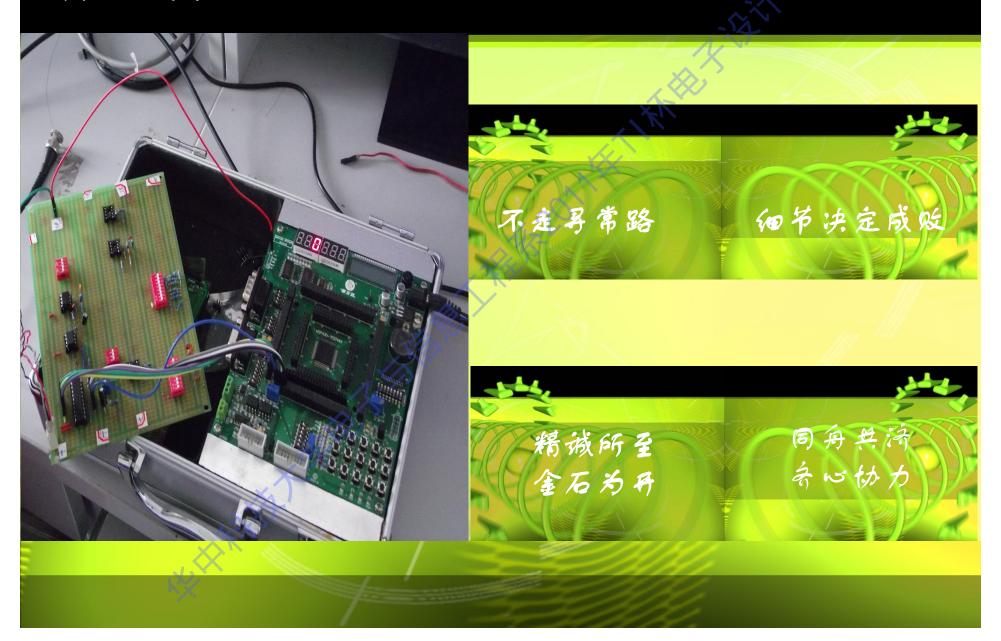
曾绮

廖祥侧

至亚克

梅洪源

## 作品特点:



### 不走寻常路

• 常规思路:

一般人都认为当MSP430的外部主晶振为8MHz时,使用DA芯片,不能产生200KHz的正弦波和三角波,于是选用DDS芯片

#### 不走寻常路

● 理论依据:

根据傅里叶变换做频谱分析,可将方波中的高次谐波滤除得到指定频率的正弦波。

采用积分电路可将方波转换为三角波。

●主要优势:

低成本,低功耗(AD9833 ¥30~40,DAC0832 ¥4~5 20mW)

供电统一,工作稳定 容易产生任意波形



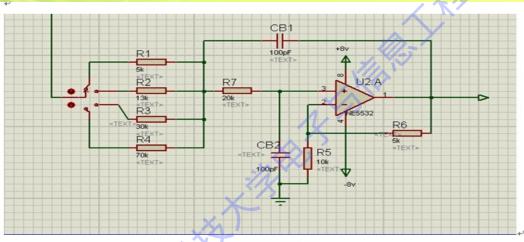
- 在使用DAC0832时,产生200KHz方波的失真严重。 高速DA(DAC900),在设计滤波电路时,参数无法 同时满足高频波形和低频波形的需求。
- 直接采用MSP430的逻辑电平作为高频方波

#### 细节决定成败

- 死循环的中的运算量直接影响产生波形的频率,不断 优化算法,实现频率高达216KHZ的方波、正弦波、三 角波。
- 采用中断键盘,提高代码效率
- 判断! =的速度大于==
- 使用switch case语句,将产生高频方波的代码放在第一种情况内,相当于提高了优先级。
- 使用宏定义
- 在中断服务函数中将组合按键的结果进行判断归类

#### 精锁所至金石为丹

- 消除低频的量化误差 在使用DAC0832产生三角波和正弦波之后,将信号通 入低通滤波器
- 产生高频波形时滤波器参数的选定



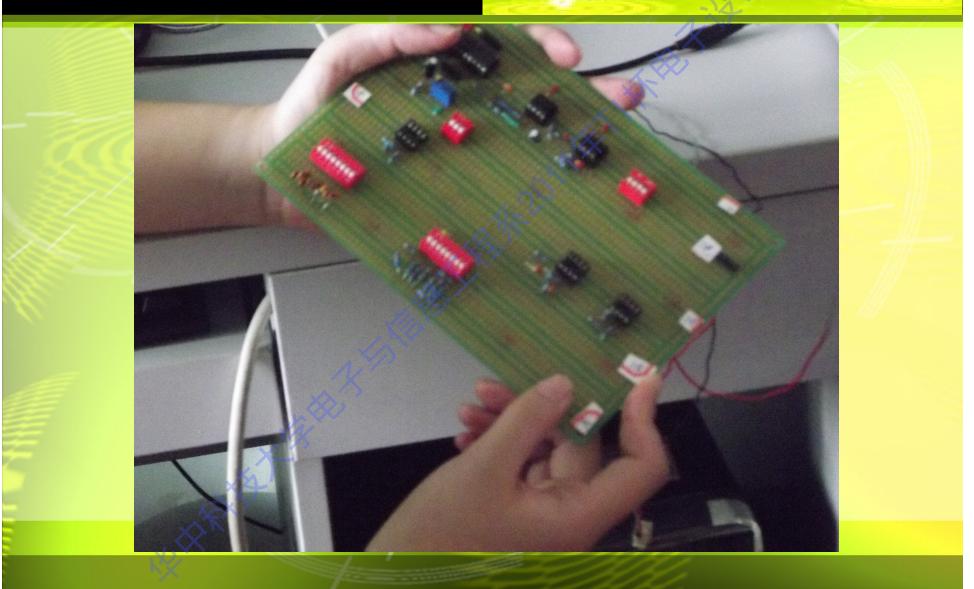
滤波电路原理图↩

### 精诚所至金石为开

正弦波			三角波		
通道	阻值	频率	通道	电容	频率
1	760K	20K以下	1/2-1	820P	$20^{\sim}30\mathrm{K}$
2	560K	20 <sup>~</sup> 30K	2	500P	$30^{\sim}50$ K
3	200K	$30^{\sim}40\text{K}$	3	300P	50 <sup>~</sup> 80K
4	100K	$40^{\circ}60\mathrm{K}$	4	250P	80 <sup>~</sup> 110K
5	70K	$60^{80}$ K	5	200P	$110^{\sim}140\mathrm{K}$
6	25K	80 <sup>~</sup> 110K	6	151P	140 <sup>~</sup> 160K
7	10K	$110^{\sim}170 \text{K}$	7	122P	160 <sup>~</sup> 180K
8	7.5K	170K以上	8	100P	180K以上

# 精诚所至金石为丹

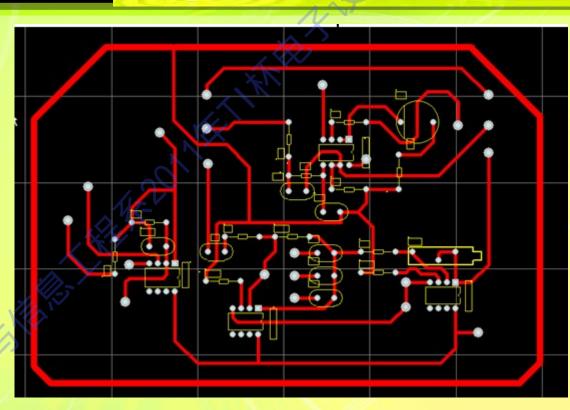




## 同舟共济各心协力



的PCB版图 但最終天折在経監中



#### 同舟共济各心协力

- 最终实现的功能
- 低频部分:

可产生与输入频率(误差100Hz)和幅度(误差0.1V)相同的方波(存在过冲)、正弦波、三角波。

扫频

掉电保护

单一周期

任意波形 (锯齿波、阶梯波、拱形波)

高频部分:

最高频率可达216KHz的方波、正弦波、三角波



